

مروری بر روش‌های افزایش امنیت ارتباطات جهت طراحی مدارات مبتنی بر اتوماتای سلولی کوانتومی

سعید سیدی^۱ و نیما جعفری نویمی پور^{۲*}

^۱ باشگاه پژوهش‌گران جوان و نخبگان، واحد ارومیه، دانشگاه آزاد اسلامی، ارومیه، ایران
Stu.SaeidSeyedi@iaut.ac.ir

^۲ گروه مهندسی کامپیوتر، واحد تبریز، دانشگاه آزاد اسلامی، تبریز، ایران
Jafari@iaut.ac.ir

چکیده

فناوری اکسید فلز نیمه‌هادی مکمل یک روش محبوب و فراگیر در طراحی مدارات الکترونیکی و دیجیتالی است؛ ولی در این فناوری، کاهش در سطح زیر میکرون به‌سادگی امکان‌پذیر نیست؛ بدین‌دلیل فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو به‌عنوان یک فناوری پیش‌تاز در زمینه نانو و روشی جدید جهت طراحی مدارات دیجیتال و کاهش توان مصرفی معرفی شد. اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو یک روش جدید برای انجام محاسبات با انتقال اطلاعات از طریق اندرکنش سلول‌های کوانتومی را بیان می‌کند. ابعاد کوچک، سرعت بالا، توان مصرفی پایین و تأخیر کم از ویژگی‌های اصلی این فناوری است. طراحی مدارات با امنیت بالا در فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو با در نظر گرفتن ارتباطات بین سلولی و مصرف توان کم، فضای مصرفی بهینه، برای طراحان امری بسیار مهم و حائز اهمیت است؛ لذا، در این مقاله ابتدا اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو شرح داده و سپس سلول‌های کوانتومی، ساختارهای مهم در این فناوری، مبحث زمان‌بندی و نکات مهم در مدارات اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو مطرح شده و در نهایت مروری بر پژوهش‌های ارائه‌شده در زمینه امنیت نظیر مدار رمزنگاری در ارتباط بین مدارات در فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو صورت گرفته و در نهایت ساختارها، مدارات و صحت عملکرد آن‌ها مورد تحلیل و بررسی قرار گرفته است. نتایج حاصل نشان می‌دهد که می‌توان با روش‌هایی همچون استفاده از منطق برگشت‌پذیر در دروازه فینمن، کلید برگشت‌پذیر با مدار فردکین و پیاده‌سازی فرآیند رمز‌گذاری رمزگشایی، امنیت و قابلیت اطمینان را در ارتباطات نانو بر اساس اتوماتای سلولی کوانتومی نقطه‌ای افزایش داد.

واژگان کلیدی: امنیت، اتوماتای سلولی کوانتومی نقطه‌ای، نانو فناوری، ارتباطات بر اساس نانو

۱- مقدمه

فناوری اکسید فلز نیمه‌هادی مکمل^۱ به‌عنوان یک فناوری محبوب، برخلاف مشکلات فراوان و اساسی همچون محدودیت فیزیکی، طی چندین دهه اخیر توانسته است پیش‌بینی گوردن مور^۲ «به‌طور تقریبی در هر هیجده ماه تعداد ترانزیستورها در واحد سطح دو برابر می‌شوند» را به حقیقتی عملی تبدیل کند [۱، ۲]. با کاهش اندازه ترانزیستورها در حد نانو، توسعه مدارات نانو با مشکلاتی همچون نوفه‌پذیری بالا، نشتی جریان، توان بالا، کاهش بسیار محسوس دقت مدار که ناشی از دمای بالای تراشه است روبه‌رو خواهد شد [۳]. بدین دلیل پژوهش‌گران مطالعات زیادی را برای یافتن فناوری

جایگزین انجام داده‌اند که یکی از دست‌یافته‌های مهم در این زمینه فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو^۳ است [۴، ۵].

اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو یکی از فناوری‌های نوظهور در مقیاس نانو برای ساخت مدارهای دیجیتال است [۶]. این فناوری به‌دلیل چگالی، سرعت بالا و توان مصرفی پایین در سال‌های اخیر بسیار مورد توجه قرار گرفته [۷] و از سوی دیگر ارتباطات امن بر اساس نانو در فناوری اتوماتای سلولی کوانتومی نقطه‌ای به‌دلیل حساسیت بالایی که در طراحی و پیاده‌سازی مدارات دارد از اهمیت بالایی برخوردار است. ارتباطات امن می‌تواند برای کاربردهای

^۱ CMOS (Complementary Metal Oxide Semiconductor)

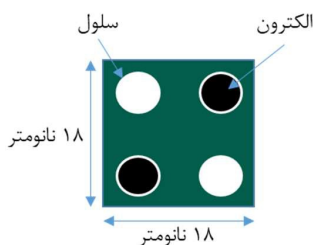
^۲ Gordon Moore

^۳ QCA (quantum-dot cellular automata)

فناوری آتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو انجام داده‌اند. امروزه اطلاعات دودویی در رایانه‌ها بر پایه دو وضعیت روشن و خاموش که به ترتیب به صورت بیت‌های صفر و یک نشان داده می‌شوند، بیان می‌شود [۱۱، ۱]. اطلاعات دودویی در رایانه‌ها بر پایه دو وضعیت روشن و خاموش که به ترتیب به صورت بیت‌های صفر و یک نشان داده می‌شوند، بیان می‌شود [۱]. آتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو روش جدیدی برای استفاده از جریان الکتریکی برای نمایش صفر و یک منطقی با چگونگی آرایش الکترون‌ها در سلول‌های کوانتومی ارائه داده است [۱۲]. در واقع در آتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو اطلاعاتی که به صورت دودویی هستند با بهره‌گیری از پیکربندی بارها در داخل یک سلول مشخص و رمزنگاری می‌شوند [۱۰]. در آتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو عملیات جاری و پردازش اطلاعات توسط تراکنش کولمبی^۳ میان سلول‌های مشابه صورت می‌پذیرد؛ بدین دلیل برای ایجاد اتصال مابین سلول‌ها از هیچ‌گونه سیم استفاده نمی‌شود [۱۳]. در این بخش ابتدا واحد اصلی و اساسی یعنی سلول در آتوماتای سلولی کوانتومی مورد بحث قرار می‌گیرد و سپس به ترتیب سیم‌های ارتباطی، دروازه معکوس‌کننده، دروازه‌های پایه و در نهایت ساعت‌زنی در آتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو مورد بررسی قرار خواهند گرفت.

۲-۱- سلول در آتوماتای سلولی کوانتومی

سلول^۴ کوچک‌ترین واحد در فناوری آتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو است. یک سلول کوانتومی ساده همانند شکل (۱) دارای ساختاری مربعی شکل است که از چهار نقطه کوانتومی^۵ برای نگهداری بار^۶ در گوشه‌ها از آن‌ها استفاده می‌کند. در یک سلول کوانتومی دو الکترون آزاد موجود است که این الکترون‌ها می‌توانند به صورت آزادانه بین نقطه‌های کوانتومی بین آن‌ها حرکت کنند.



(شکل-۱): پیاده‌سازی یک سلول با نقطه‌های کوانتومی [۱۰، ۱]

³ Coulombic interaction

⁴ Cell

⁵ Quantum Dot

⁶ Charge containers

بسیار ساده اما در عین حال سریع، دقیق و مؤثر استفاده شود و آتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو فناوری جدیدی است که با توجهی خاص به نانو فناوری پا به دنیای رایانه و امنیت آن نهاده و قادر است، امنیت اطلاعات و ارتباطات را افزایش دهد. با ظهور این فناوری دنیای امنیت ناچار است که دیر یا زود استفاده از روش‌های سنتی و نرم‌افزارهای پیچیده و حجیم را فراموش کرده و روند ایجاد پیچیدگی‌های غیرضروری و فربه‌کردن نرم‌افزارهای امنیتی را متوقف سازد و هر چه بیشتر از قبل به امنیت اطلاعات در سطح سخت‌افزاری اعتماد کند [۸، ۱].

از سال ۱۹۹۳ که فناوری آتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو مطرح شد [۱]، تاکنون مطالعات بسیاری برای طراحی، پیاده‌سازی، تحلیل مدارهای گوناگون و افزایش امنیت در ارتباطات بر اساس فناوری نانو انجام شده است. امنیت در بیشتر دستگاه‌ها و ارتباطات بین مدارات بر اساس نانو، یک امر بسیار مهم و حائز اهمیت است. امنیت در ارتباطات یکی از بخش‌های مهم در بالابردن امنیت و قابلیت اطمینان مدارات است [۹]. لذا در این مقاله مداراتی که دارای امنیت بالا هستند و با قابلیت اطمینان طراحی و پیاده‌سازی شده‌اند، بررسی و مقایسه و همچنین مزایا و معایب هر یک از طراحی‌ها مطرح شده است. به دلیل اهمیت بالای این موضوع، تاکنون طرح‌های مختلفی برای بالابردن امنیت و قابلیت اطمینان در ارتباطات بر اساس نانو در فناوری آتوماتای سلولی کوانتومی ارائه شده است که در این مقاله مهم‌ترین طرح‌ها بررسی و تحلیل شده است.

آشنایی کلی با آتوماتای سلولی کوانتومی و اجزای اصلی آن در بخش دوم انجام می‌پذیرد و سپس کارهای انجام‌گرفته در زمینه مورد بحث در بخش سوم مورد بررسی قرار می‌گیرد. در بخش چهارم مقایسه‌ای بین روش‌های بررسی‌شده انجام و در بخش پنجم پیشنهاد کارهای آینده مطرح می‌شود و در بخش آخر نتیجه‌گیری و محدودیت‌های پژوهش ارائه شده است.

۲- آشنایی با فناوری آتوماتای سلولی کوانتومی

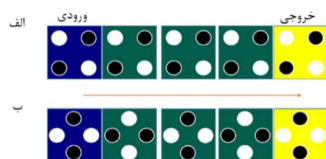
نقطه‌ای در سطح نانو

آتوماتای سلولی کوانتومی برای نخستین بار در سال ۱۹۹۳ توسط لنت^۱ و تاگو^۲ معرفی شد [۱۰]. پژوهش‌گران مطالعات فراوانی را از نظر آزمایشی و از نظر تئوری بر اساس

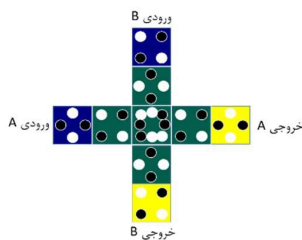
¹ Lcnt

² Tougaw

سلولی کوانتومی نقطه‌ای در سطح نانو به‌کاربرده می‌شود، روش نخست که استاندارد سیم‌کشی در آتوماتای سلولی کوانتومی است از کنار هم قراردادن سلول‌های استاندارد به‌وجود می‌آید که در شکل (۳-الف) مشاهده می‌شود. روش دیگری نیز وجود دارد که در این روش سلول‌های مورد استفاده در سیم‌کشی سلول‌های ۴۵ درجه هستند. باین که سلول‌ها در این روش سیم‌بندی با قطبش +1 و -1 یک‌درمیان کنار هم قرار می‌گیرند (شکل ۳-ب)، ولی سیم‌بندی با استفاده از این سلول‌ها ایجاد می‌شود و توسط این سیم می‌توان سیگنال را انتقال داد. برتری‌ای که این روش سیم‌بندی دارد، امکان استفاده از مقدار خود سیگنال و معکوس آن در طول سیم است که به‌ترتیب در سلول‌های فرد و زوج انتشار می‌یابد.



(شکل ۳-الف): سیم‌بندی با استفاده از سلول‌های ۹۰ درجه. (ب) سیم‌بندی با استفاده از سلول‌های ۴۵ درجه [۱۵]



(شکل ۴): سیم‌کشی هم‌سطح و عبور دو سیگنال از روی یکدیگر بدون اثر مخرب بر روی یکدیگر [۱۵]

عبور دو سیم از روی همدیگر را سیم‌کشی هم‌صفحه^۳ می‌گویند که در آن از دو سیم ۴۵ و ۹۰ درجه استفاده می‌شود. همان‌طور که در شکل (۴) مشاهده می‌شود یک سیم با استفاده از روش سیم‌کشی سلولی ۹۰ درجه و دیگری با استفاده از سلول‌های ۴۵ درجه تشکیل یافته است و با عبور این سیم‌ها از روی همدیگر کوچک‌ترین اثری بر روی هم نگذاشته و بدون هیچ تداخلی سیگنال را منتقل می‌کنند [۱۵].

۲-۳- دروازه معکوس‌کننده^۴

یکی از دروازه‌های پرکاربرد در مدارات منطقی دروازه

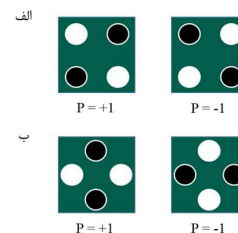
^۳ Coplanar wired crossing

^۴ Inverter

الکترون‌ها نمی‌توانند عمل تونل‌زنی را خارج از سلول انجام دهند. محل قرارگیری الکترون‌ها در یک سلول را قطبش سلول^۱ مشخص می‌کند. قطبش در سلول به‌صورت رابطه (۱) تعیین می‌شود [۱].

$$p_i = \frac{(P_1 + P_3) \cdot (P_2 + P_4)}{P_1 \cdot P_2 \cdot P_3 \cdot P_4} \quad (1)$$

در این رابطه P_i نشان‌دهنده چگالی بار الکتریکی موجود در هر یک از نقطه‌های کوانتومی است. رقم‌های دودویی در آتوماتای سلولی کوانتومی با آرایش الکترون‌ها در درون نقطه سلول‌ها مشخص می‌شود. به‌دلیل دافعه الکترواستاتیکی^۲ در بین الکترون‌ها آن‌ها تمایل به جهت‌گیری قطری در درون نقطه‌های سلول‌ها دارند. به‌گونه‌ای که یکی از دو آرایش موجود با قطبش $P = -1$ به‌عنوان صفر منطقی و دیگری با قطبش $P = +1$ به‌عنوان یک منطقی در نظر گرفته می‌شود. این مفهوم در شکل (۲) نشان داده شده است [۱۴]. این مفاهیم در مورد سلول‌های ۴۵ درجه چرخش یافته در آتوماتای سلولی کوانتومی نیز صدق می‌کند. شکل (۲-الف) ساختار استاندارد ۹۰ درجه سلول آتوماتای سلولی کوانتومی با قطبش‌های ممکن را نشان می‌دهد و شکل (۲-ب) ساختار ۴۵ درجه سلول آتوماتای سلولی کوانتومی با قطبش‌های موجود را نشان می‌دهد.



(شکل ۲-الف): ساختار استاندارد ۹۰ درجه سلول آتوماتای سلولی کوانتومی با قطبش‌های ممکن. (ب) ساختار ۴۵ درجه سلول آتوماتای سلولی کوانتومی با قطبش‌های موجود [۱۴]

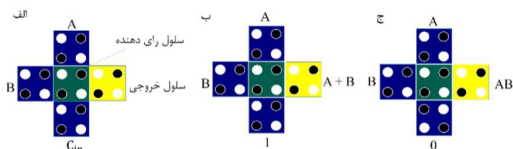
۲-۲- سیم‌های ارتباطی در آتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو

سلول‌ها در فناوری آتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو نقش سیم را ایفا می‌کنند و از آن‌ها برای انتقال داده و ارتباطات استفاده می‌شود. با در کنار هم قراردادن سلول‌های پایه، سیم ایجاد می‌شود.

در حالت کلی دو روش برای سیم‌کشی در آتوماتای

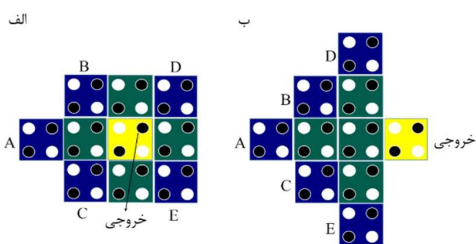
^۱ Cell polarization

^۲ Electrostatic



(شکل ۶-الف): ساختار دروازه اکثریت سه ورودی (ب) دروازه AND دو ورودی (ج) دروازه OR دو ورودی [۱۴]

همان‌طور که اشاره شد دروازه‌های منطقی دیگر را می‌توان با دروازه اکثریت سه ورودی^۲ پیاده‌سازی کرد، به این ترتیب که یک سلول ورودی این دروازه ثابت در نظر گرفته می‌شود و مقادیر دلخواه به ورودی‌های دیگر اعمال می‌شود؛ به این شکل که اگر یکی از ورودی‌ها را ثابت و مقدار ۱- در نظر گرفته شود و به دو ورودی دیگر مقادیر دلخواه داده شود، در خروجی مقدار AND ورودی‌ها به دست می‌آید (شکل ۶-ب). به همین ترتیب، با فرض سلول با مقدار ثابت ۱+، مقدار OR ورودی‌ها در سلول خروجی به دست خواهد آمد (شکل ۶-ج). جدول (۱) هشت حالت ممکن ورودی و خروجی به دست آمده را برای یک دروازه اکثریت سه ورودی نمایش می‌دهد.



(شکل ۷-ب): دروازه‌های اکثریت پنج ورودی [۱۶]

(جدول ۱-۱): جدول درستی دروازه اکثریت سه ورودی

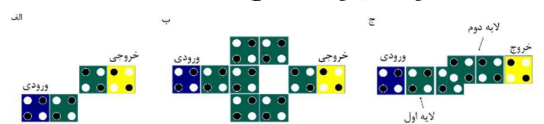
A	B	C	Maj (A,B,C)
۰	۰	۰	۰
۰	۰	۱	۰
۰	۱	۰	۰
۰	۱	۱	۱
۱	۰	۰	۰
۱	۰	۱	۱
۱	۱	۰	۱
۱	۱	۱	۱

علاوه بر دروازه اکثریت سه ورودی دروازه اکثریت پنج ورودی^۳ نیز ارائه شده که تاکنون طرح‌های متفاوتی نیز از این دروازه طراحی شده که دو نمونه از آن در شکل (۷) نشان داده شده است. همان‌طور که مشاهده می‌شود در دروازه اکثریت

² Three input majority gate

³ Five input majority gate

معکوس‌کننده است و فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو از این امر مستثنا نیست. در فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو برای معکوس‌سازی یک سیگنال به راحتی می‌توان سلول‌ها را مانند شکل (۵-الف) به صورت آریب در بالا و پایین سلول مورد نظر قرارداد و بدین ترتیب معکوس ورودی را در خروجی تولید کرد. این روش در هنگام تولید خروجی با نوفه همراه است و برای از بین این نوفه از روش دیگری استفاده می‌شود، بدین صورت که مطابق شکل (۵-ب) در این وارون اگر به جای یک معکوس‌کننده از دو معکوس‌کننده ساده استفاده می‌شود که باعث به وجود آمدن یک معکوس‌کننده قوی و بدون نوفه در خروجی می‌شود [۱۰]. روش سومی که برای ساخت معکوس‌کننده از آن استفاده می‌شود، روش لایه‌ای است که در این روش عمل معکوس کردن سیگنال در لایه‌ها صورت می‌گیرد. بر اساس دافعه کولمبی در سلول‌ها، دو لایه روی یکدیگر قطبش معکوس ایجاد می‌کنند [۱۴].



(شکل ۸-الف): معکوس‌کننده ساده (ب) معکوس‌کننده با دو سلول اثرگذار (ج) معکوس‌کننده دولایه [۳]

۴-۲- دروازه‌های پایه در اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو

یکی از دروازه‌های پرکاربرد در اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو دروازه اکثریت^۱ است و برخی از دروازه‌ها همچون دروازه‌های AND و OR نیز توسط این دروازه ساخته می‌شوند. دروازه اکثریت شامل سه ورودی و یک خروجی و یک سلول رأی‌دهنده است که در وسط دروازه قرار می‌گیرد و قطبش آن توسط قطبش سلول‌های ورودی کنترل می‌شود و متغیر است؛ یعنی اگر بیشتر ورودی‌ها دارای قطبش ۱- باشند، قطبش خروجی نیز ۱- و به همین ترتیب اگر ورودی‌ها بیشترشان دارای قطبش ۱+ باشند، قطبش سلول خروجی نیز برابر ۱+ خواهد بود [۱۴]. دروازه اکثریت سه ورودی در شکل (۶-الف) قابل مشاهده است. رابطه منطقی دروازه اکثریت سه ورودی در رابطه (۲) نشان داده شده است.

$$M(A, B, C) = AB + AC + BC \quad (2)$$

¹ Majority gate

نرم‌افزار QCADesigner نسخه ۲۰۰۳ به دست می‌آید [۲۰]. در حال حاضر از این نرم‌افزار برای شبیه‌سازی مدارات تمام جمع‌کننده و شیفت ریجیسترها و واحد پردازش و محاسبه و منطق و حافظه با قابلیت دسترسی تصادفی استفاده می‌شود. نرم‌افزار QCADesigner همچنان در جهت ارائه خدمات دقیق و سریع برای طراحی مدارات اتوماتای سلولی کوانتومی در حال پیشرفت است. این نرم‌افزار قادر به شبیه‌سازی تمامی مدارات طراحی شده در اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو و با استفاده از سیستم‌عامل‌های استاندارد است؛ همچنین، نرم‌افزار QCAPro ابزاری برای ارزیابی خطا و برآورد میزان انرژی مصرفی و اتلاف انرژی در مدارات طراحی شده در فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو است [۲۱]. این ابزار از یک روش تشخیص سریع بر اساس برآورد اشتباه سلول‌ها استفاده می‌کند. QCAPro همچنین میزان انرژی از دست‌رفته در مدارات در هر سیکل ساعت و در هر انتقال را برآورد کرده و میزان انرژی صرف شده در هر سلول را محاسبه می‌کند و به صورت نمودار نشان می‌دهد. از این ابزار می‌توان برای برآورد کمینه و بیشینه اتلاف انرژی در طول تعویض یک ورودی استفاده کرد. این کار بستر مناسبی را برای پژوهش‌گران برای بررسی مسائل مربوط به خطا در قطبش و اتلاف انرژی مصرفی را فراهم می‌کند. این ابزار از فایل طراحی و تولید شده توسط QCADesigner به عنوان ورودی استفاده می‌کند. QCAPro میزان تلفات توان در تغییر قطبش در هر مدار بر اساس اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو را برحسب متوسط، بیشینه و کمینه تخمین می‌زند و خروجی را در دو حالت متن و فرمت‌های گرافیکی (عکس) تولید می‌کند.

۳- مروری بر روش‌های موجود

در این بخش مروری بر روش‌ها و مقالات انجام شده برای افزایش امنیت ارتباطات مدارات در فناوری نانو بر اساس اتوماتای سلولی کوانتومی صورت می‌گیرد. مقالات انتخاب شده در شکل (۹) نشان داده شده است.

در [۲۲] توسط دَس و همکاران مدار دروازه دیکودر^۲ با قابلیت برگشت‌پذیری برای افزایش امنیت در ارتباطات بر اساس نانو ارائه شده است. مدار دروازه دیکودر از یک دروازه اصلی به نام QCA1 تشکیل که توسط دَس و همکاران طراحی شده است و قابلیت برگشت‌پذیری را دارد. در واقع این دروازه از سه دروازه اکثریت سه ورودی تشکیل و در سه لایه فعال

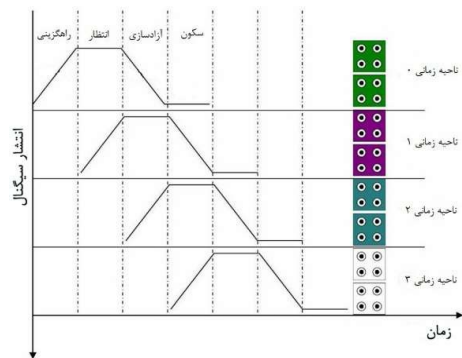
^۲ Decoder

پنج ورودی شکل (۷-الف) خروجی توسط سلول‌های ورودی محاصره شده است؛ اما در شکل (۷-ب) خروجی محصور نیست. دروازه اکثریت پنج ورودی شامل پنج ورودی و یک خروجی است [۱۶]. می‌توان همانند دروازه اکثریت سه ورودی با ۱ و ۱- کردن دو ورودی از پنج ورودی دروازه اکثریت آن راه به ترتیب به دروازه AND و OR سه ورودی تبدیل کرد [۱۶، ۱۷].

۲-۵- ساعت‌زنی^۱ در اتوماتای سلولی کوانتومی

نقطه‌ای در سطح نانو

در فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو، منطق دودویی بر دو مشخصه اتوماتای سلولی و مکانیک کوانتومی استوار است و این موضوع ناشی از اطلاعات دودویی است که در آرایش بارها در داخل سلول‌های کوانتومی قرار می‌گیرند و سلول‌ها به جز برای ساعت‌های (کلاک) اتوماتا به توان خارجی نیاز ندارد. ساعت‌زنی در اتوماتای سلولی کوانتومی با کاهش و افزایش انرژی در داخل حفره‌هایی که الکترون‌ها در آن قرار دارند امکان‌پذیر است. با استفاده از ساعت‌زنی، سلول‌ها در داخل یک منطقه ساعت‌زنی با قطبش مشخص نگاه داشته می‌شوند.



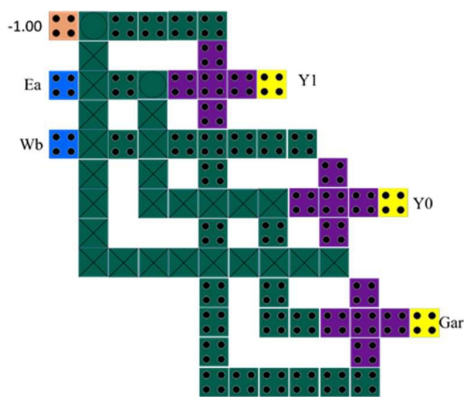
(شکل-۸): نمایش چهار مرحله در مدارهای اتوماتای سلولی

کوانتومی و تغییرات مرزهای پتانسیل سلول نسبت به زمان [۱۸، ۱۹]

۲-۶- نرم‌افزارهای شبیه‌سازی

طراحان مدارات اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو به یک ابزار سریع و دقیق برای تحلیل مدارات و بررسی صحت طراحی‌ها و تعیین قابلیت مدارات نیاز دارند. QCADesigner به طراحان این اجازه را می‌دهد که سریع و با دقت بالا به طراحی و بررسی مدارات بپردازند و نتایج حاصل را به راحتی تحلیل و بررسی کنند. این نتایج با استفاده از

^۱ Clocking



(شکل-۱۰): مدار دیکودر برگشت پذیر طراحی شده توسط دَس و همکاران [۲۲]

با رشد روزافزون مدارات بر اساس فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو و نیاز به قابل اطمینان بودن این مدارات و امنیت در آن‌ها و ارتباطات بر اساس نانو سبب افزایش مطالعات در این زمینه شد [۲۳]. گوس وامی و همکاران در [۲۳] طرح جدیدی ارائه داده‌اند که توجه ویژه‌ای به امر قابلیت اطمینان مدار، امنیت و بحث آزمودن پذیری مدارات دارد. الگوهای خرابی برای آزمودن مدار همچون جابه‌جایی سلول و پیچش سلول و عدم وجود سلول در مدار مورد بررسی قرار گرفته‌اند. مهم‌ترین ویژگی که این مدار دارد، آزمون کردن کل مدار با استفاده از سه بردار آزمون است. تجزیه و تحلیل‌های جامعی با استفاده از نرم‌افزار QCAPro برای بررسی مصرف انرژی و اتلاف توان در مدار پیشنهادی صورت گرفته است که نشان می‌دهد مدار پیشنهادی علاوه بر قابلیت اطمینان و امنیت بالا در انتقال اطلاعات، از مصرف توان کمی نسبت به مدارات دیگر برخوردار است. اصلی‌ترین مزیت مدار طراحی شده، قابلیت آزمون ۹۸٪ مدار توسط خودمدار برای خطاهای تکی است که نخستین بار در فناوری اتوماتای سلولی کوانتومی مطرح شده است. مدار طراحی شده توسط گوس وامی و همکاران در شکل (۱۱) نشان داده شده است. قابلیت اطمینان با امنیت بالا و توان مصرفی کم مدار ارائه شده باعث شده است گزینه مناسبی برای طراحی بخش محاسبه و منطق^۱ و انجام توابع منطقی (۱۰ تابع منطقی مهم) در این بخش باشد. طراحی مدار در نرم‌افزار QCADesigner صورت گرفته و توسط همین نرم‌افزار آزمون شده و تحلیل مصرف انرژی و تلفات توان مدار توسط نرم‌افزار شبیه‌ساز QCAPro صورت گرفته است.

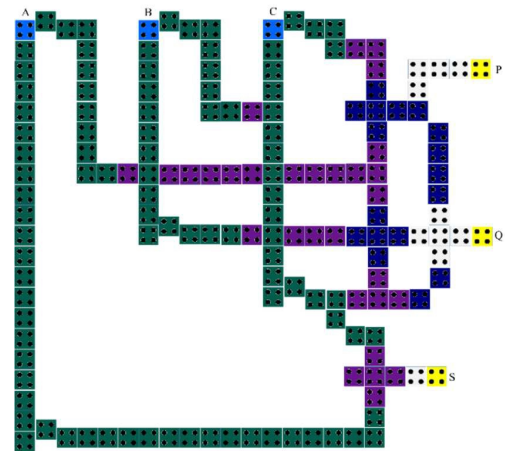
^۱ ALU

پایاده‌سازی شده که دارای سه ورودی و سه خروجی است. دروازه طراحی شده مقیاس فضای استفاده شده کمتری نسبت به طرح‌های دیگر دارد. اتلاف توان در این مقاله مورد بررسی قرار گرفته است که در این مقاله توان مصرفی بسیار کمتر از مدار جایگزین در فناوری اکسید فلز نیمه‌هادی مکمل است. همچنین با استفاده از این دروازه می‌توان دروازه‌های پایه AND و OR را پایاده‌سازی و اجرا کرد. مدار ارائه شده می‌تواند برای طراحی‌های برگشت پذیر که امنیت مدار مورد نظر است استفاده شود. این مقاله نخستین مقاله ارائه شده در زمینه برگشت پذیری و افزایش امنیت در مدار دیکودر بر اساس فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو است. شبیه‌سازی این مدار در محیط QCADesigner صورت گرفته است. مدار دروازه دیکودر برگشت پذیر با امنیت بالا در شکل (۱۰) نشان داده شده است. در مقایسه مدار طراحی شده با مدارات قبلی، مدار طراحی شده توسط دَس و همکاران از سرعت بیشتر، مصرف توان کمتر و امنیت در ارتباطات بر اساس نانو و انتقال داده نسبتاً به طرح‌های قبلی برخوردار است و نیز از این مدار می‌توان در مدار برگشت پذیر دیگر استفاده کرد.



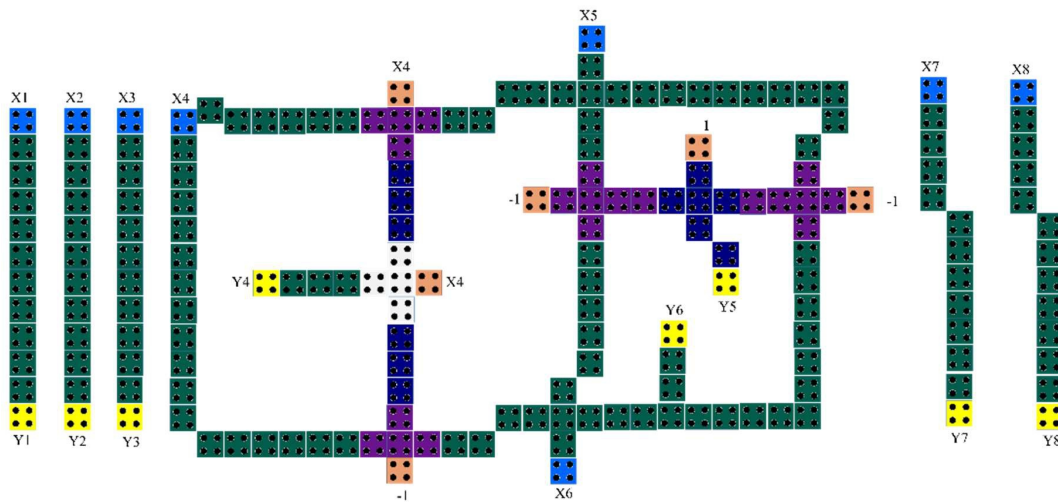
(شکل-۹): مقالات انتخاب شده جهت مرور

طراحی، مداری با دروازه Atbash در فناوری اتوماتای سلولی کوانتومی برای رمزگذاری ارتباطات نانویی است. طرح پیشنهادی برای پیاده‌سازی به فضا و مساحت کم، شش دروازه اکثریت سه ورودی، نه معکوس کننده و چهار ناحیه ساعت‌زنی نیاز دارد. مدار پیشنهادی دارای مصرف توان پایین است به همین دلیل می‌تواند در مقابل حملات توان در ارتباطات بر اساس نانو مقاومت لازم را داشته باشد. مدار طراحی شده در شکل (۱۲) نشان داده شده و توسط نرم‌افزار QCADesigner پیاده‌سازی شده و تحلیل مصرف انرژی آن نیز توسط نرم‌افزار QCAPRO انجام شده است. در طراحی این مدار مسائل زیادی همچون تراکم مدار و ناسازگاری در نظر گرفته شده است. به‌منظور بررسی مدار دنباله هشت‌بیتی از داده‌ها به‌عنوان مثال، جریان یک بایت از داده‌ها از یک متن ساده در یک‌زمان به‌عنوان یک ورودی به مدار پیشنهادی داده می‌شود و صحت عملکرد مدار مورد بررسی قرار گرفته است. مطالعه نتایج شبیه‌سازی نشان‌دهنده بهره‌وری کاربردی مدار طراحی شده است.



شکل-۱۱: مدار پیشنهادی توسط گوس وامی [۲۳]

معماری قطعات سخت‌افزاری با لحاظ کردن مسأله‌های امنیت، اتلاف توان کم، قابلیت اطمینان بالای مدار، رمزگذاری و بازگشایی رمز در ارتباطات بر اساس نانو امر بسیار مهم و اثرگذاری است [۲۴]. رمزنگاری می‌تواند مسیری امیدبخش در فناوری اتوماتای سلولی کوانتومی باشد. در [۲۴]، مداری توسط دَس و همکاران طراحی شده که این

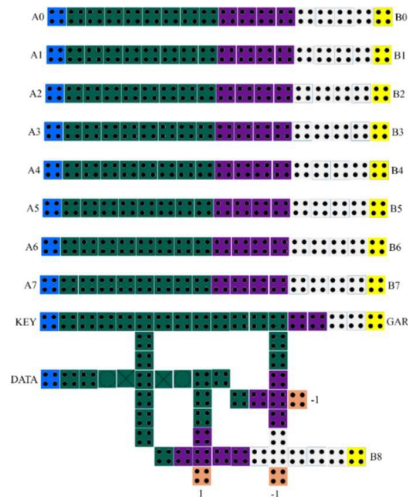


شکل-۱۲: مدار انکودر و دیکودر پیشنهادی توسط دَس و همکاران [۲۴]

کوانتومی برای تولید متن رمز شده و ایمن مورد بررسی قرار گرفته و در نهایت دروازه رمزنگار و رمزگشای امن طراحی شده است. با توجه به تولید حملات زیاد بر روی مدارات سخت‌افزاری با استفاده از دروازه رمزنگار و رمزگشایی تا حد بسیار زیادی می‌توان از وقوع این حملات جلوگیری کرد. مدار ارائه شده مدار پهنه‌ای از لحاظ ایمنی و مقاومت در مقابل حملات مختلف است و در شرایط نا امن بهتر از مدارات سنتی بر اساس اتوماتای سلولی کوانتومی در مقیاس نانو عمل می‌کند و دارای توان مصرفی کمتر و منطقه زمانی کمتر

فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو با استفاده از ارتباطات بین سلولی می‌تواند در بحث رمز و امنیت داده بسیار مهم واقع شود و نقش عمده‌ای را بازی کند. در [۲۵]، مدار جدیدی توسط دَس و همکارانش در سال ۲۰۱۲ ارائه و هر دو فرایند رمزنگاری و رمزگشایی با استفاده از دروازه‌های پایه در فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو پیاده‌سازی شده است [۲۵]. این دروازه در شکل (۱۳) نشان داده شده است. در این مقاله راه‌های اساسی برای ارتباطات بین سلولی در فناوری اتوماتای سلولی

نتایج حاصل مدار رمزگذار و رمزگشای ارائه شده اتلاف انرژی کم نسبت به مدارات دیگر را نشان می دهند. تجزیه و تحلیل نقصها مبتنی بر سلول اضافی و گم‌شدگی نیز در این مطالعه مورد بررسی قرار گرفته و درصد امنیت و قابلیت اطمینان مدار نسبت به دماهای گوناگون متفاوت است.

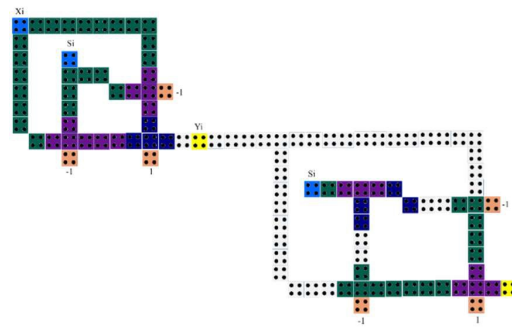


(شکل-۱۴): مدار ارائه شده توسط دب ناس و همکاران [۲۶]

باید توجه داشت، ارتباطات بر اساس نانو فناوری امری بسیار مهم و حائز اهمیت است. ارتباطات بر اساس نانو، تنها به کاربران، اجازه دسترسی به داده‌ها را می‌دهد. اتلاف انرژی بالا در مدارات برگشت‌ناپذیر سنتی بر اساس فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو، بسیار مهم و به آن توجهی نشده است. منطق برگشت‌پذیر یک جایگزین مناسب برای مدارات سنتی است. منطق برگشت‌پذیر دارای کمینه مصرف انرژی و در حالت کلی مصرف انرژی صفر است. در سال ۲۰۱۶، در [۲۷] مدار بهینه‌شده مدار فردکین^۶ طراحی شده است. مدار ارائه شده نسبت به مدار فردکین از لحاظ مساحت مورد استفاده، تعداد سلول و تأخیر بسیار بهینه است و کلید برگشت‌پذیر با مدار فردکین طراحی و پیاده‌سازی و در واقع برای ارتباطات بر اساس نانو و محافظت از اطلاعات یک کاربر از مدارات برگشت‌پذیر و کلید تأیید شده استفاده که این روش با استفاده از دروازه فردکین طراحی شده است و گفتنی است برای نخستین بار، روش احراز هویت مبتنی بر فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو در این مقاله بررسی شده است. مدار طراحی شده در شکل (۱۵) نشان داده شده است. مدار در محیط شبیه‌سازی

^۵ Matlab
^۶ Fredkin

نسبت به مدارات سنتی است. رمزگذاری و رمزگشایی در این مدار در پیام هفت بیتی صورت می‌گیرد و کلید نیز هفت بیتی است اما می‌تواند هر مقدار داده را رمزنگاری و رمزگشایی کند و کلید نیز قابل تغییر است. با این دروازه می‌توان رمزنگاری سامانه‌های ارتباطی امن مبتنی بر نانو در فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو را انجام داد. پیاده‌سازی و آزمون نتایج با استفاده از نرم‌افزار QCADesigner صورت گرفته و نتایج حاصل نشان‌دهنده صحت عملکرد مدار در رمزگذاری و رمزگشایی است.



(شکل-۱۳): مدار ارائه شده توسط دس و همکاران [۲۵]

همچنین، دب ناس و همکاران در [۲۶] به ارائه روش جدیدی برای پنهان نگاری و رمزنگاری عکس و افزایش امنیت با استفاده از منطق برگشت‌پذیر در فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو پرداخته‌اند [۲۶]. در این مدار از دروازه فینمن^۱ برای رمزگذاری و رمزگشایی تصویر استفاده شده است. در شکل (۱۴) ارتباطات بر اساس نانو و مدار طراحی شده نشان داده است. مدار پیشنهادی ارائه شده از مصرف توان انرژی کمتر، مصرف سلول کم و مصرف مساحت مورد استفاده کمتری برخوردار است که نشان‌دهنده اثربخشی بالای این طرح در سایر طراحی‌ها بر پایه این مدار است. این مدار برای رمزنگاری و پنهان‌نگاری تصویر از فناوری^۲ LSB استفاده می‌کند. همچنین نسبت سیگنال به نوفه^۳ و اوج نسبت سیگنال به نوفه محاسبه می‌شود و میانگین مجذور خطاها^۴ نیز محاسبه می‌گردد. مدار ارائه شده برای مدارات برگشت‌پذیر بسیار مناسب است. در مرحله آزمون مدار، از نرم‌افزار متلب^۵ برای تولید ورودی به مدار استفاده و مدار در نرم‌افزار شبیه‌ساز QCADesigner پیاده‌سازی و صحت مدار در این نرم‌افزار تأیید شده است.

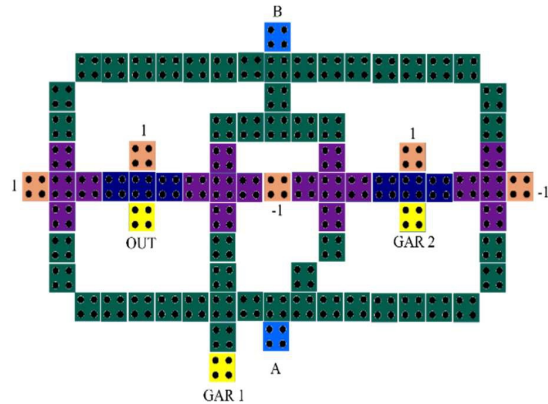
^۱ Feynman gate
^۲ Least significant bit
^۳ Signal to noise ratio
^۴ Mean squared error

طراحی نوین و سازگار در ارتباطات بر اساس نانو با فناوری اتوماتای سلولی کوانتومی است.

۵- پیشنهاد کارهای آینده

با توجه به مطالعات و پژوهش‌های انجام‌شده در زمینه افزایش امنیت در ارتباطات بر اساس نانو، اهمیت این موضوع مشخص می‌شود؛ از این رو می‌توان پیشنهادهایی را برای افزایش امنیت ارتباطات بر اساس نانو ارائه کرد. بدین منظور می‌توان به استفاده از روش‌های مقالات مرور شده در طراحی سایر مدارات و طراحی مدارات جدید با امنیت بالا، استفاده از مدارات طراحی‌شده در مدارات دیگر، بالابردن ضریب اطمینان و امنیت آن‌ها، پایین آوردن تعداد سلول مصرفی، مساحت مورد استفاده، کم کردن مصرف توان در طراحی مدارات با امنیت بالای جدید، تحلیل انرژی مصرفی مدارات امن با ضریب اطمینان بالا و مطالعات مربوط به پیاده‌سازی مدارات اشاره کرد.

QCADesigner پیاده‌سازی شده و صحت درستی مدار مورد آزمایش قرار گرفته است و نسبت به مدارات قبلی پیشرفت قابل توجهی از لحاظ افزایش امنیت، افزایش سرعت، کاهش سطح مصرفی و ناحیه زمانی کمتر را دارد.



(شکل-۱۵): مدار ارائه‌شده توسط دس و همکاران [۲۷]

۴- روش‌های بررسی شده

در این بخش مقایسه جامع میان طرح‌ها و پیاده‌سازی‌های مداراتی که در بخش قبل برای بالابردن امنیت مدارات در ارتباطات بر اساس نانو در فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو معرفی شد انجام و تعداد سلول، تعداد لایه، روش امنیت و هدف هرکدام بررسی و مقایسه شده است. همان‌طور که در جدول (۲) مشاهده می‌شود، ساختارهای ارائه‌شده، با هدف بالابردن امنیت در ارتباطات بر اساس نانو از جنبه‌های مختلف مقایسه شده‌اند.

ستون نخست در جدول (۲) طراحی‌های ارائه‌شده برای بالابردن امنیت را مشخص می‌کند. ستون دوم لایه، ستون سوم تعداد سلول، ستون چهارم و پنجم به ترتیب روش امنیت و هدف طراحی‌های ارائه‌شده را نمایش می‌دهند.

در زمینه مدارات طراحی‌شده با ارتباطات بر اساس نانو در فناوری اتوماتای سلولی کوانتومی نقطه‌ای برای بالا بردن امنیت، با توجه به مقایسه‌های انجام‌گرفته، مشاهده شد که پژوهش‌گران همواره ارتباطات بر اساس نانو ایمنی و امنیت بالا را مدنظر قرار داده‌اند و برای رسیدن به هدفی بهینه در این زمینه تلاش کرده و همواره تلاش کرده‌اند از ملزومات سخت‌افزاری مدارات امن بکاهدند و هم‌زمان سرعت آن را افزایش داده و باعث کاهش مصرف انرژی گردند. همواره دستیابی به مدارهایی با امنیت بالا در سطح نانو نیازمند ارائه

۶- نتیجه‌گیری و محدودیت‌های پژوهش

مسئله مورد مطالعه در این مقاله طراحی مدارات امن در ارتباطات بر اساس نانو با استفاده از فناوری اتوماتای سلولی کوانتومی بود. مدارات در اتوماتای سلولی کوانتومی بسیار حساس به نوفه و حملات هستند و امنیت در ارتباطات بر اساس نانو نیز امری بسیار مهم در این فناوری جدید به‌شمار می‌رود؛ از این رو بحث امنیت به مسئله مهم و اساسی بین پژوهش‌گران در این زمینه تبدیل شده است. هرچه امنیت در مدارات بر اساس فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو افزایش یابد، قابلیت اطمینان مدارات افزایش می‌یابد و مدار قابلیت اطمینان و امنیت بالایی نسبت به سایر مدارات نظیر خود دارد، می‌تواند در دیگر مدارات استفاده شود و امنیت و قابلیت اطمینان در آن مدار را نیز افزایش دهد. هدف نهایی این پژوهش‌ها طراحی مدارات پربازده و امن با قابلیت اطمینان بالا است که با استفاده از آن‌ها رایانه‌های کوانتومی آینده را پیاده‌سازی کرد؛ در واقع هدف اصلی از بالابردن امنیت در مدارات و ارتباطات بر اساس نانو بالابردن قابلیت ساخت مدارات و قابلیت اطمینان است. نتایج حاصل از بررسی مقالات موجود در این زمینه نشان می‌دهد که بحث امنیت در ارتباطات مبتنی بر پایه فناوری نانو امری بسیار مهم و اساسی است و باید توجه گسترده‌ای به این هدف صورت گیرد. باید پژوهش‌گران امنیت را در تمام بخش‌های

استفاده از منابع غیر لاتین است که خود مشکلات دیگری همچون محدودبودن زمان، ترجمه صحیح متون و یکدست کردن آن‌ها را به همراه دارد. همچنین نبود کار مشابه در این زمینه که به‌طور مستقیم به این موضوع پرداخته باشد، و عدم وجود امکانات لازم برای پیاده‌سازی عملی این مدارات و بررسی نتایج حاصل از دیگر محدودیت‌های پژوهش است.

فناوری اتوماتای سلولی کوانتومی نقطه‌ای در سطح نانو گسترش دهند.

کافی‌نبودن منابع علمی در دسترس برای جمع‌بندی یا کمبود و یا فقدان منابع علمی قابل‌دسترس و استفاده و منابع علمی بسیار کم و محدود (دست کم به‌صورت فارسی) در این زمینه موجود است که به‌طور مستقیم به موضوع مورد مطالعه و پژوهش مربوط باشد؛ به همین دلیل نیازمند

(جدول-۲): مقایسه مدارات طراحی‌شده

هدف	روش امنیت	سلول	لابه	طرح
افزایش امنیت در ارتباطات بر اساس نانو	ارائه دروازه دیکودر جدید باقابلیت برگشت‌پذیری	۹۶	۳	مدار طراحی‌شده توسط دَس و همکاران [۲۲]
قابلیت اطمینان مدار و امنیت و نیز بحث آزمون‌پذیری مدارات	ارائه مدار t-adder باقابلیت آزمون و سنجش امنیت	۱۷۵	۱	مدار طراحی‌شده توسط گوس وامی و همکاران [۱۷]
رمزگذاری ارتباطات نانویی	طراحی مداری با دروازه Aitbash در فناوری اتوماتای سلولی کوانتومی	۱۸۶	۱	مدار طراحی‌شده توسط دَس و همکاران [۲۴]
تولید متن رمز شده و ایمن و مدار بهینه‌ای از لحاظ ایمنی و مقاوم در مقابل حملات مختلف	پیاده‌سازی فرایند رمزنگاری و رمزگشایی با استفاده از دروازه‌های پایه در فناوری اتوماتای سلولی کوانتومی	۱۰۹	۱	مدار طراحی‌شده توسط دَس و همکاران [۲۵]
روش جدیدی برای پنهان‌نگاری و رمزنگاری عکس و افزایش امنیت	استفاده از منطق برگشت‌پذیر مدار از دروازه فیمن برای رمزگذاری و رمزگشایی تصویر	۱۸۱	۳	مدار طراحی‌شده توسط دب ناس و همکاران [۲۶]
کاهش مساحت مورد استفاده، تعداد سلول و تأخیر	ارائه مدار بهینه‌شده مدار فردکین و کلید برگشت‌پذیر با مدار فردکین	۸۸	۱	مدار طراحی‌شده توسط دَس و همکاران [۲۷]

۷- مراجع

- [1] C. S. Lent, P. D. Tougaw, W. Porod, and G. H. Bernstein, "Quantum cellular automata," *Nanotechnology*, vol. 4, no. 1, p. 49, 1993.
- [2] G. Moore, "Moore's law," *Electronics Magazine*, vol. 38, no. 8, 1965.
- [3] P. E. Allen and D. R. Holberg, *CMOS analog circuit design*. Oxford Univ. Press, 2002.
- [4] S. Afroz and N. J. Navimipour, "Memory designing using quantum-dot cellular automata: systematic literature review, classification and current trends," *Journal of Circuits, Systems and Computers*, vol. 26, no. 12, p. 1730004, 2017.
- [5] S. Afroz and N. J. Navimipour, "Fault-Tolerant Design of a Shift Register at the Nanoscale Based on Quantum-dot Cellular Automata," *International Journal of Theoretical Physics*, pp. 1-17, 2018.
- [6] S. Seyedi and N. J. Navimipour, "An optimized design of full adder based on nanoscale quantum-dot cellular automata," *Optik*, vol. 158, pp. 243-256, 2018.
- [7] A. Orlov, I. Amlani, G. Bernstein, C. Lent, and G. Snider, "Realization of a functional cell for quantum-dot cellular automata," *Science*, vol. 277, no. 5328, pp. 928-930, 1997.
- [8] S. Seyedi and N. J. Navimipour, "Design and evaluation of a new structure for fault-tolerance full-adder based on quantum-dot cellular automata," *Nano communication networks*, vol. 16, pp. 1-9, 2018.
- [9] S. Sayedsalehi, M. H. Moayeri, and K. Navi, "Novel efficient adder circuits for quantum-dot cellular automata," *Journal of Computational and Theoretical Nanoscience*, vol. 8, no. 9, pp. 1769-1775, 2011.
- [10] P. D. Tougaw and C. S. Lent, "Logical devices implemented using quantum cellular automata," *Journal of Applied physics*, vol. 75, no. 3, pp. 1818-1825, 1994.
- [11] S. Seyedi and N. J. Navimipour, "An Optimized Three-Level Design of Decoder Based on Nanoscale Quantum-Dot Cellular Automata," *International Journal of Theoretical Physics*, pp. 1-12, 2018.

- [24] J. C. Das and D. De, "Atbash Cipher Design for Secure Nanocommunication Using QCA," *Nanomaterials and Energy*, pp. 1-42, 2017.
- [25] J. C. Das and D. De, "Quantum Dot-Cellular Automata based cipher text design for nanocommunication," in *Radar, Communication and Computing (ICRCC), 2012 International Conference on*, 2012, pp. 224-229: IEEE.
- [26] B. Debnath, J. C. Das, and D. De, "Reversible logic-based image steganography using quantum dot cellular automata for secure nanocommunication," *IET Circuits, Devices & Systems*, 2016.
- [27] J. C. Das and D. De, "User authentication based on quantum-dot cellular automata using reversible logic for secure nanocommunication," *Arabian Journal for Science and Engineering*, vol. 41, no. 3, pp. 773-784, 2016.
- [12] A. Vetteth, K. Walus, V. S. Dimitrov, and G. A. Jullien, "Quantum-dot cellular automata of flip-flops," *ATIPS Laboratory*, vol. 2500, 2003.
- [13] M. R. Azghadi, O. Kavchic, and K. Navi, "A novel design for quantum-dot cellular automata cells and full adders," *arXiv preprint arXiv:1204.2048*, 2012.
- [14] K. Kim, K. Wu, and R. Karri, "Towards designing robust QCA architectures in the presence of sneak noise paths," in *Proceedings of the conference on Design, Automation and Test in Europe-Volume 2*, 2005, pp. 1214-1219: IEEE Computer Society.
- [15] W. K. Kim K., and R. Karri, "Fundam. Electron. Commun. Comput. Sci," *1607*, 2006.
- [16] S. Sayedsalchi, M. R. Azghadi, S. Angizi, and K. Navi, "Restoring and non-restoring array divider designs in quantum-dot cellular automata," *Information sciences*, vol. 311, pp. 86-101, 2015.
- [17] K. Navi, A. Roohi, and S. Sayedsalehi, "Designing reconfigurable quantum-dot cellular automata logic circuits," *Journal of Computational and Theoretical Nanoscience*, vol. 10, no. 5, pp. 1137-1146, 2013.
- [18] S. Sheikhaal, S. Angizi, S. Sarmadi, M. H. Moaiyeri, and S. Sayedsalchi, "Designing efficient QCA logical circuits with power dissipation analysis," *Microelectronics Journal*, vol. 46, no. 6, pp. 462-471, 2015.
- [19] M. T. Niemier, "Designing digital systems in quantum cellular automata," University of Notre Dame, 2004.
- [20] K. Walus, T. J. Dysart, G. A. Jullien, and R. A. Budiman, "QCADesigner: A rapid design and simulation tool for quantum-dot cellular automata," *IEEE transactions on Nanotechnology*, vol. 3, no. 1, pp. 26-31, 2004.
- [21] S. Srivastava, A. Asthana, S. Bhanja, and S. Sarkar, "QCAPro-an error-power estimation tool for QCA circuit design," in *2011 IEEE International Symposium of Circuits and Systems (ISCAS)*, 2011, pp. 2377-2380: IEEE.
- [22] J. C. Das, D. De, and T. Sadhu, "A novel low power nanoscale reversible decoder using quantum-dot cellular automata for nanocommunication," in *Devices, Circuits and Systems (ICDCS), 2016th International Conference on*, 2016, pp. 220-224: IEEE.
- [23] M. Goswami, B. Sen, R. Mukherjee, and B. K. Sikdar, "Design of Testable Adder in Quantum-dot Cellular Automata with Fault Secure Logic," *Microelectronics Journal*, vol. 60, pp. 1-12, 2017.



سعید سیدی تحصیلات خود در مقطع کارشناسی مهندسی رایانه (سخت افزار) را سال ۱۳۹۳ در دانشگاه جهاد دانشگاهی تبریز به پایان رساند و مدرک کارشناسی ارشد مهندسی رایانه (معماری کامپیوتر) را در سال ۱۳۹۵ از دانشگاه آزاد اسلامی واحد تبریز اخذ کرد. زمینه‌های پژوهشی ایشان در حوزه فناوری نانو، اتوماتای سلولی کوانتومی، VLSI، شبکه بر روی تراشه و سخت-افزارهای تحمل‌پذیر خطا است.



نیما جعفری نویمی پور تحصیلات خود در مقطع کارشناسی مهندسی رایانه (نرم‌افزار) را سال ۱۳۸۶ در دانشگاه آزاد اسلامی واحد تبریز و کارشناسی ارشد مهندسی رایانه (معماری کامپیوتر) را سال ۱۳۸۸ در همان دانشگاه به پایان رساند؛ سپس مدرک دکترای خود را سال ۱۳۹۳ در رشته مهندسی کامپیوتر (معماری کامپیوتر) از دانشگاه آزاد اسلامی واحد علوم و تحقیقات تهران اخذ کرد. ایشان هم‌اکنون عضو هیأت علمی گروه مهندسی رایانه دانشگاه آزاد اسلامی واحد تبریز بوده و تا کنون بیشتر از ۱۰۰ مقاله در مجلات و کنفرانس‌های بین‌المللی معتبر به چاپ رسانده است. زمینه پژوهشی ایشان اتوماتای کوانتومی سلولی، اینترنت اشیا، رایانش ابری، نرم‌افزارهای تحمل‌پذیر خطا، هوش محاسباتی و شبکه بر روی تراشه است.